



**孕龍科技股份有限公司**  
**Zeroplus Technology Co., Ltd.**

# SPECIFICATION

**MODEL: B09014-LAP-Compact Flash 4.1-M**

**PART NO :** \_\_\_\_\_

**VERSION :** V1.01

Approver		Check	Design
GM	PM		

Customer Confirm

\* Please fax the file to  
Zeroplus Technology after  
signing.

2F, NO.123, Jian Ba Rd,  
Chung Ho City, Taipei Hsian, R.O.C.

**Tel: +886-2-66202225**  
**Fax: +886-2-22234362**



## 目录

1	软件注册 .....	3
2	人机界面 .....	6
3	使用说明 .....	9



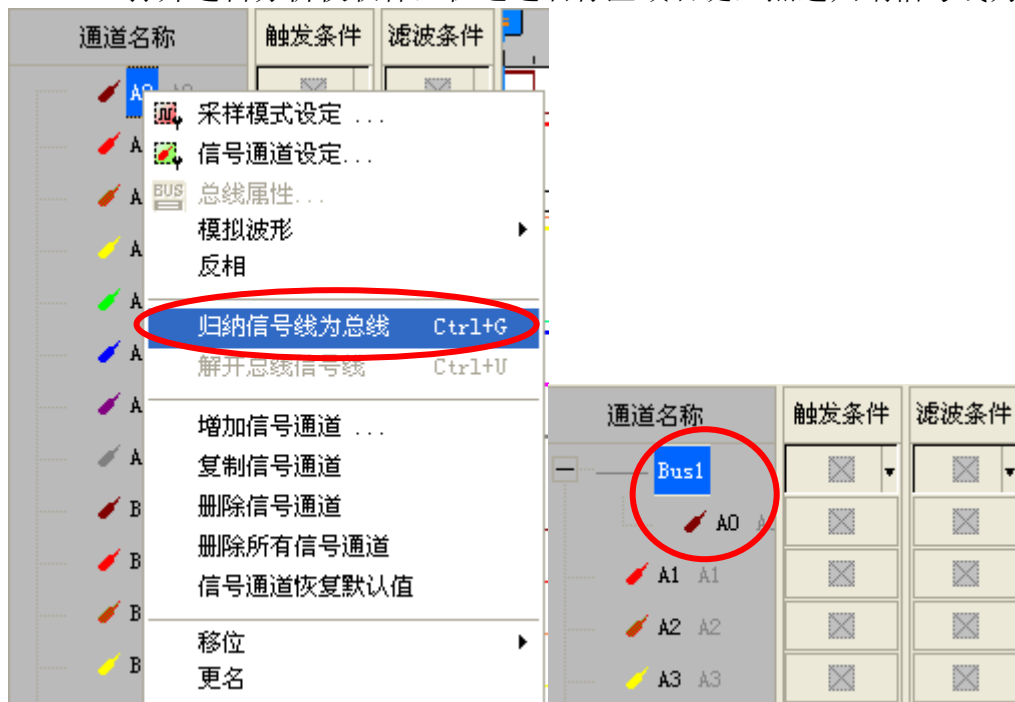
## 1 软件注册

软件注册请依照下列步骤进行注册。

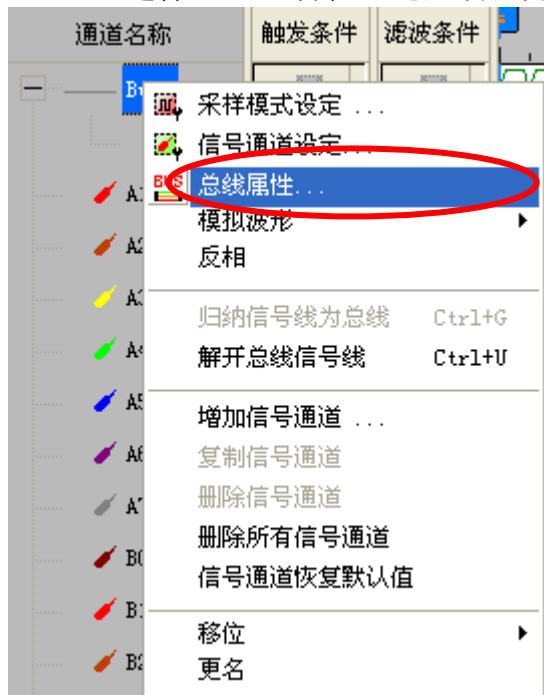
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 BUS 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

STEP 1. 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。



STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。

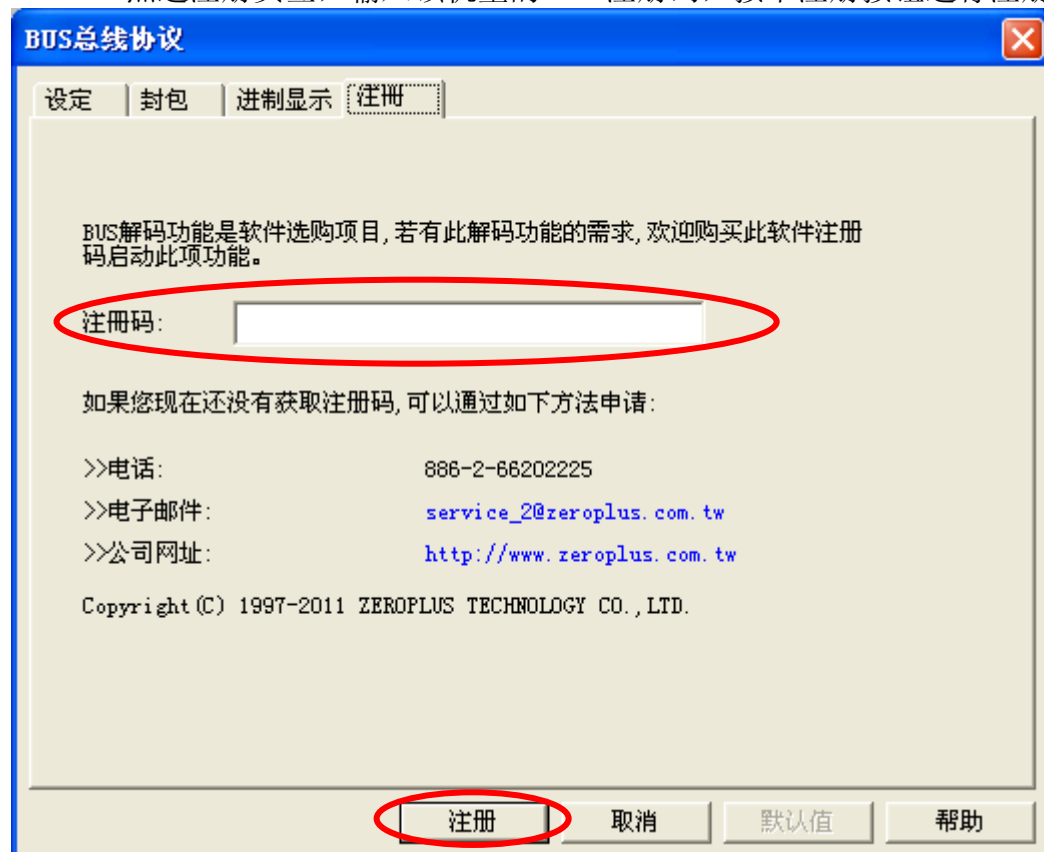




STEP 3. 在总线属性对话框，点选 ZEROPLUS LA BUS MODULE V1.00.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。

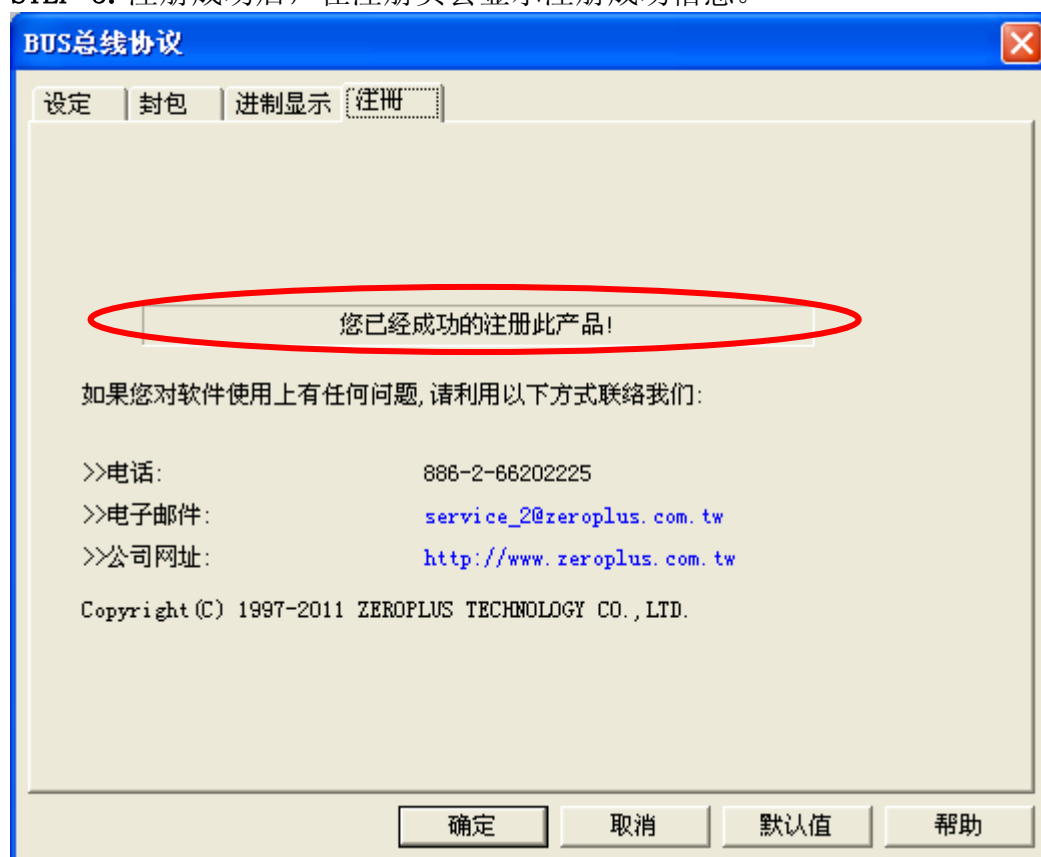


STEP 4. 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。





STEP 5. 注册成功后，在注册页会显示注册成功信息。





## 2 人机界面

在设定页，相关设定可参考下图界面。

### 设定页

#### 总线协议设定：

模式选择：暂时只有 True IDE Mode 可以选择。

采样边沿：默认采样边沿为 IORD 与 IOWR 的上升沿，可设定采样边沿为下降沿。

**通道设定：**对 True IDE Mode 的信号进行解码需要 26 个通道，因此必须选择 32 通道以上的逻辑分析仪抓取信号，16 通道的不支持。界面中 D0-D15 只可以设置 D0 通道，后面的 15 个通道是递增的。

**总线协议颜色：**用于设定封包的颜色，使用者可自行设定。



总线协议颜色

子项	颜色	子项	颜色
Read		Error Register	
Status		Address	
Sector Count		Cylinder Low	
Card/Head		Features	
Write		Data	
Command		Cylinder High	
Sector NO.			

确定 取消 默认值

## 封包页

Compact Flash 4.1总线协议

设定 封包 进制显示 注册

子项	颜色	子项	颜色
<input checked="" type="checkbox"/> Read		<input checked="" type="checkbox"/> Error Register	
<input checked="" type="checkbox"/> Write		<input checked="" type="checkbox"/> Sector Count	
<input checked="" type="checkbox"/> Features		<input checked="" type="checkbox"/> Sector NO.	
<input checked="" type="checkbox"/> Status		<input checked="" type="checkbox"/> Cylinder Low	
<input checked="" type="checkbox"/> Command		<input checked="" type="checkbox"/> Cylinder High	
<input checked="" type="checkbox"/> Address		<input checked="" type="checkbox"/> Card/Head	
<input checked="" type="checkbox"/> Data		<input checked="" type="checkbox"/> Describe	

确定 取消 默认值 帮助

封包部分可依使用者选择相关颜色进行调整并可选择在封包列表上出现。



## 进制显示页



Compact Flash 4.1 总线协议

设定 | 封包 | 进制显示 | 注册

☒ 启动

Task File: ☐ 二进制 ☐ 十进制 ☒ 十六进制 ☐ ASCII

Data: ☐ 二进制 ☐ 十进制 ☒ 十六进制 ☐ ASCII

确定 取消 默认值 帮助

使用者可自行设定解码字段的颜色。Task File, Data 封包使用者可自定义进制显示，当启动自定义进制显示时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。

## 注册页



Compact Flash 4.1 总线协议

设定 | 封包 | 进制显示 | 注册

您已经成功的注册此产品！

如果您对软件使用上有任何问题, 请利用以下方式联络我们:

>>电话: 886-2-66202225

>>电子邮件: [service\\_2@zeroplus.com.tw](mailto:service_2@zeroplus.com.tw)

>>公司网址: <http://www.zeroplus.com.tw>

Copyright (C) 1997-2011 ZEROPLUS TECHNOLOGY CO., LTD.

确定 取消 默认值 帮助

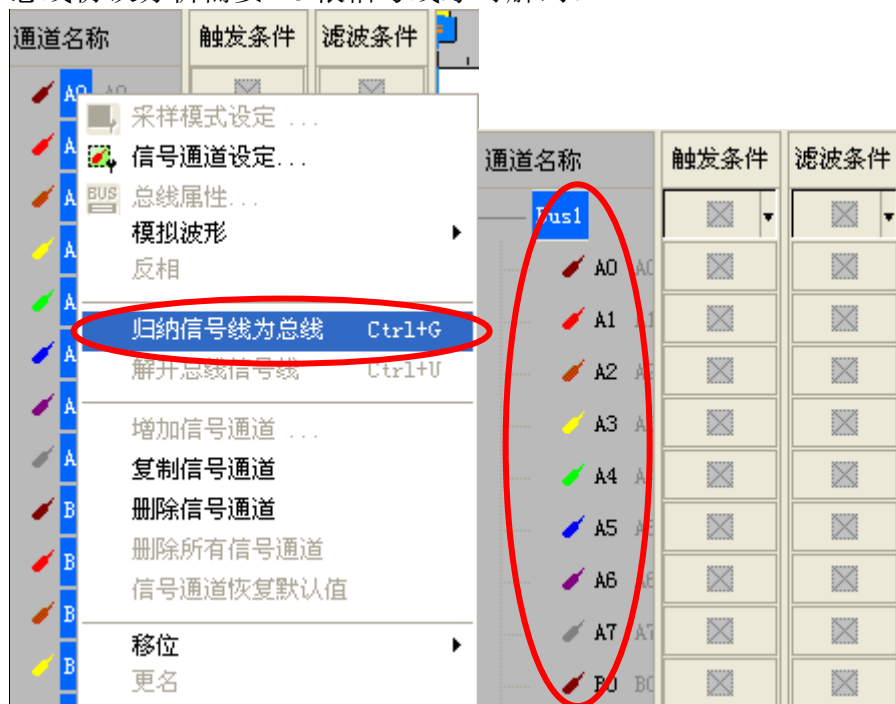
注册部分提供公司信息，使用者如有相关问题可拨打电话或上网查询。





### 3 使用说明

STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0~D1 归纳为 Bus1，Compact Flash 4.1 总线协议分析需要 26 根信号线才可解码。

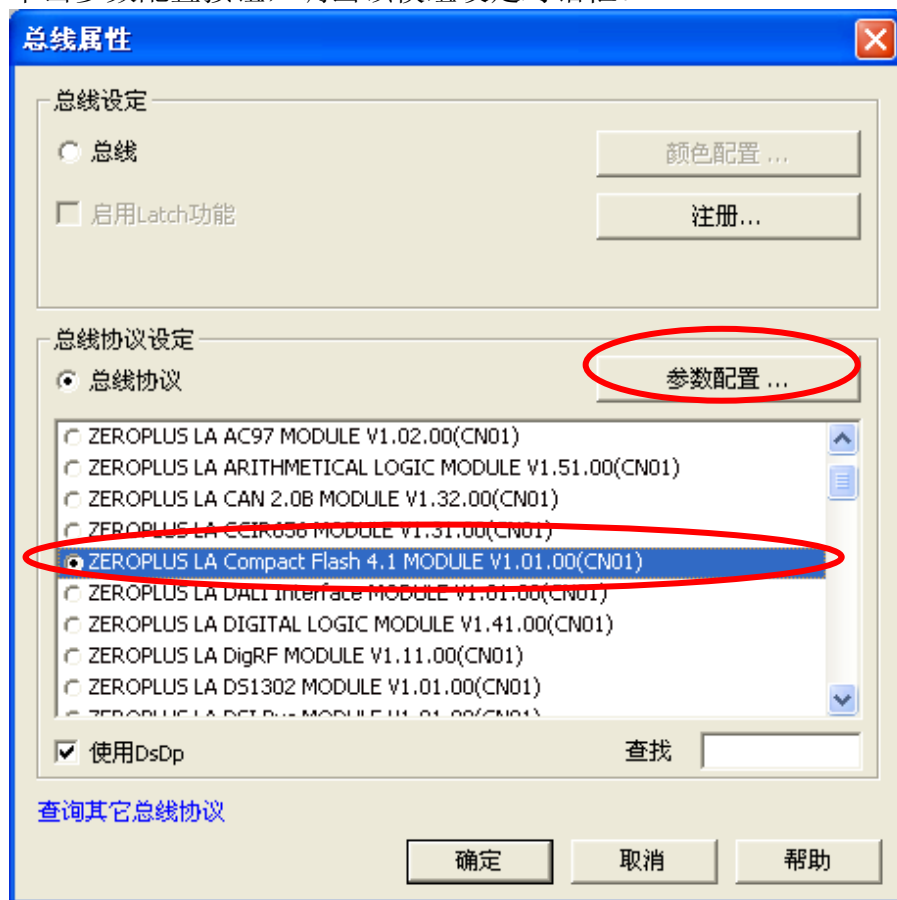


STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。

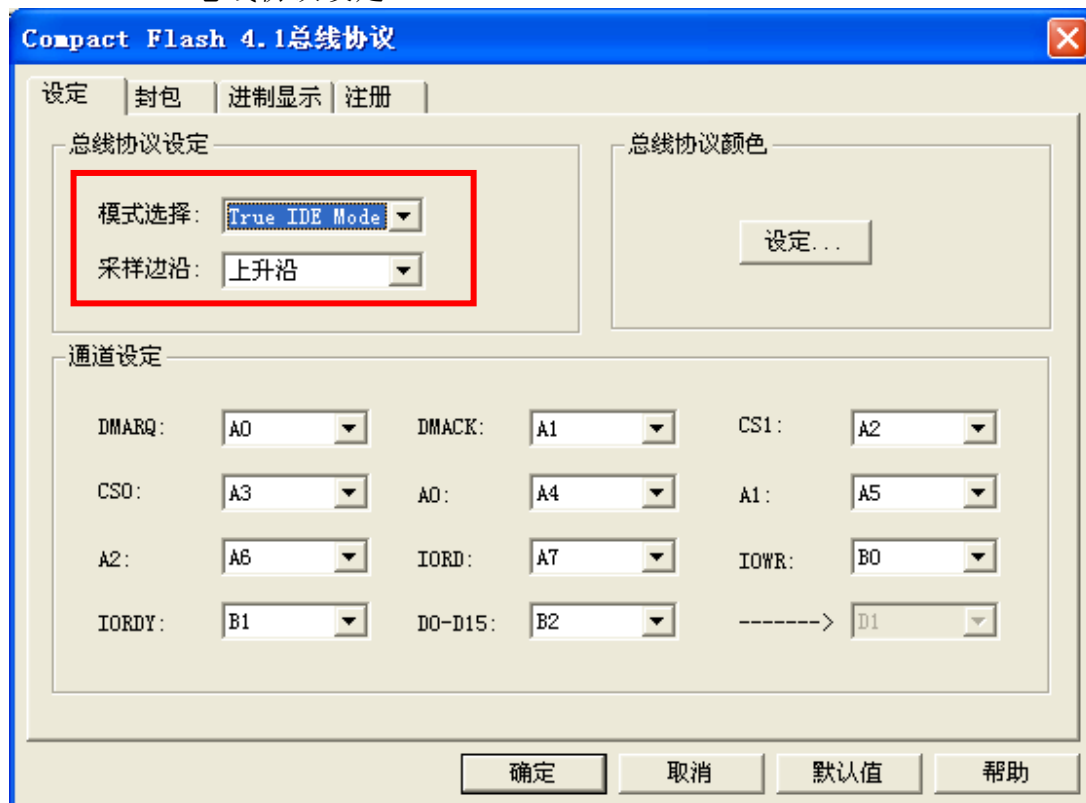




STEP 3. 在总线属性对话框，点选 ZEROPLUS LA Compact Flash 4.1 MODULE V1.01.00(CN01)，再单击参数配置按钮，调出该模组设定对话框。



STEP 4. 总线协议设定。





STEP 5. 点击设定按钮，进行总线协议颜色设定。

Compact Flash 4.1 总线协议

设定 | 封包 | 进制显示 | 注册

总线协议设定

模式选择: True IDE Mode

采样边沿: 上升沿

总线协议颜色

设定...

通道设定

DMARQ: A0 DMACK: A1 CS1: A2

CS0: A3 A0: A4 A1: A5

A2: A6 IORD: A7 IOWR: B0

IORDY: B1 DO-D15: B2 -----> D1

确定 取消 默认值 帮助

STEP 6. 通道设定。

Compact Flash 4.1 总线协议

设定 | 封包 | 进制显示 | 注册

总线协议设定

模式选择: True IDE Mode

采样边沿: 上升沿

总线协议颜色

设定...

通道设定

DMARQ: A0 DMACK: A1 CS1: A2

CS0: A3 A0: A4 A1: A5

A2: A6 IORD: A7 IOWR: B0

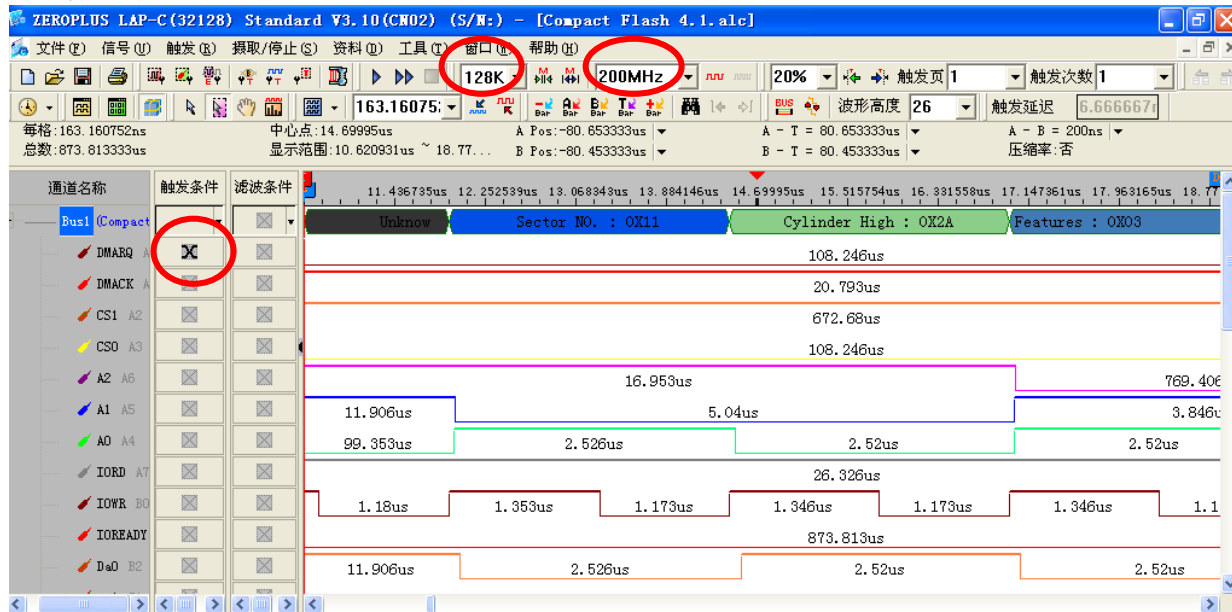
IORDY: B1 DO-D15: B2 -----> D1

确定 取消 默认值 帮助



STEP 7. 总线协议分析模组解码完成图示，设定条件为任一边沿，记忆深度为 128K，采样频率为 200MHz。（采样频率最好是待测讯号的 8 倍以上）

### 总线协议解码



### 封包列表

