



孕龍科技股份有限公司
Zeroplus Technology Co., Ltd.

SPECIFICATION

MODEL: B09014-LAP-Compact Flash 4.1-M

PART NO : _____

VERSION : V1.01

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
Zeroplus Technology after
signing .

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目錄

1	軟體註冊	3
2	人機介面	5
3	使用說明	7



1 軟體註冊

軟體註冊請依照下列步驟進行註冊。

※ 注 1：所有匯流排註冊方式皆相同，註冊時依照流程即可，下圖註冊以 **BUS** 匯流排協定為範例，藉以參考。

※ 注 2：本說明書若有任何改動恕不另行通知。因模組版本升級而造成的與本說明書不符，以模組軟體為準。

STEP 1. 在取樣->新增匯流排(協定)功能表，調出新增匯流排(協定)對話框。

取樣(S) 資料(D) 工具(T)

擷取信號 F5
連續擷取信號 F6
停止 F7
自動擷取信號

取樣模式設定 ...
觸發及尋找...
過濾設定...

新增通道...

新增匯流排(協定)

STEP 2. 在新增匯流排(協定)對話框，展開其它類，選擇 **BUS**。

新增匯流排(協定)

請選擇匯流排類別

☐ 匯流排 ☒ 匯流排協定

BUS V1.00.00(CN01)

說明

搜尋 B

您還沒有註冊此協定分析，請先註冊

註冊碼: Please enter you product key

註冊 申請註冊碼

上一步 下一步 取消



STEP 3. 輸入該機型的 BUS 註冊碼，按下註冊按鈕。

新增匯流排(協定)

請選擇匯流排類別

☐ 匯流排 ☒ 匯流排協定

說明

.....BUS V1.00.00(CN01)

搜尋 B

您還沒有註冊此協定分析，請先註冊

註冊碼: Please enter your product key

註冊 申請註冊碼

上一步 下一步 取消

STEP 4. 成功註冊後，再按下下一步按鈕。

新增匯流排(協定)

請選擇匯流排類別

☐ 匯流排 ☒ 匯流排協定

說明

.....BUS V1.00.00(CN01)

搜尋 B

上一步 下一步 取消



2 人機介面

在設定頁，相關設定可參考下圖介面。

匯流排協定設定：

模式選擇：暫時只有 True IDE Mode 可以選擇。

取樣邊緣：預設取樣邊緣為 IORD 與 IOWR 的上升緣，可設定取樣邊緣為下降緣。

通道設定：對 True IDE Mode 的信號進行解碼需要 26 個通道，因此必須選擇 32 通道以上的邏輯分析儀抓取信號，16 通道的不支援。介面中 D0-D15 只可以設置 D0 通道，後面的 15 個通道是遞增的。

匯流排協定格式：用於設定封包的顏色，使用者可自行設定。Read, Status, Sector Count, Card/Head, Write, Command, Sector NO., Error Register, Address, Cylinder Low, Features, Data, Cylinder High 封包使用者可自定義進制顯示，當啟動自定義進制顯示時，以模組進制顯示設定為準，不啟用時，以主程式設定資料格式為準。



匯流排協定格式

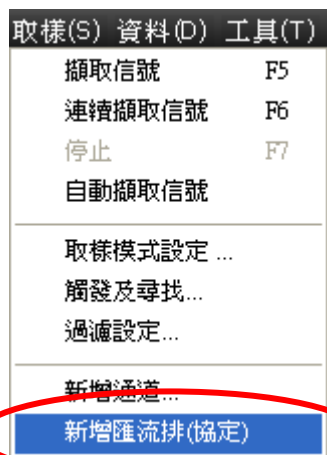
項目	顏色	進制顯示	項目	顏色	進制顯示
Read		預設	Error Register		預設
Status		預設	Address		預設
Sector Count		預設	Cylinder Low		預設
Card/Head		預設	Features		預設
Write		預設	Data		預設
Command		預設	Cylinder High		預設
Sector NO.		預設			

確定 取消 預設值

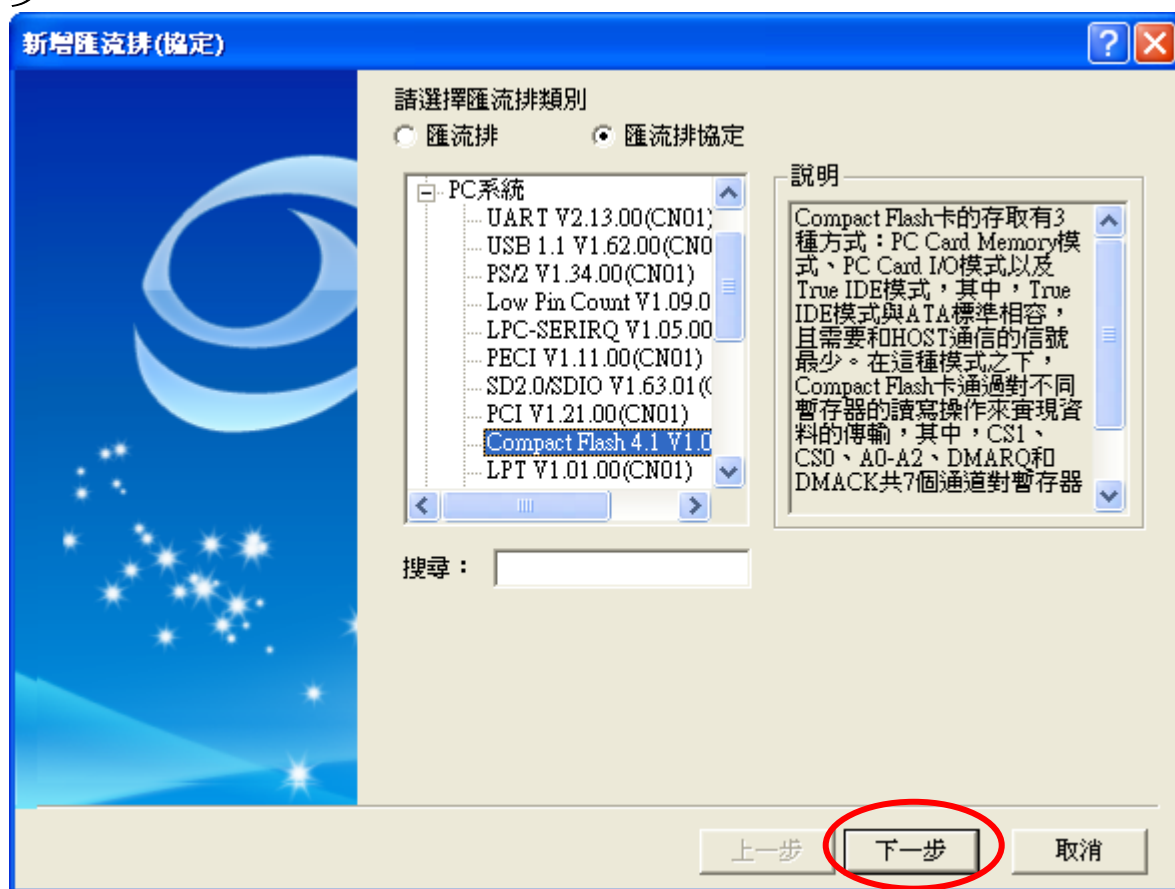


3 使用說明

STEP 1. 在取樣->新增匯流排(協定)功能表，調出新增匯流排(協定)對話框。



STEP 2. 在新增匯流排(協定)對話框，展開 **PC 系統匯流排類**，選擇 **Compact Flash 4.1**，按下下一步。





STEP 3. 匯流排協定。

Compact Flash 4.1 匯流排協定

匯流排協定設定

模式選擇: True IDE Mode

取樣邊緣: 上升緣

匯流排協定格式

設定...

通道設定

DMARQ: A0 DMACK: A1 CS1: A2

CS0: A3 A0: A4 A1: A5

A2: A6 IORD: A7 IOWR: A8

IORDY: A9 D0-D15: A10 -----> B9

預設值 上一步 下一步 取消

STEP 4. 點擊設定按鈕，進行匯流排協定格式設定。

Compact Flash 4.1 匯流排協定

匯流排協定設定

模式選擇: True IDE Mode

取樣邊緣: 上升緣

匯流排協定格式

設定...

通道設定

DMARQ: A0 DMACK: A1 CS1: A2

CS0: A3 A0: A4 A1: A5

A2: A6 IORD: A7 IOWR: A8

IORDY: A9 D0-D15: A10 -----> B9

預設值 上一步 下一步 取消



STEP 5. 通道設定。

Compact Flash 4.1 匯流排協定

匯流排協定設定

模式選擇: True IDE Mode

取樣邊緣: 上升緣

匯流排協定格式

設定...

通道設定

DMARQ:	A0	DMACK:	A1	CS1:	A2
CS0:	A3	A0:	A4	A1:	A5
A2:	A6	IORD:	A7	IOWR:	A8
IORDY:	A9	D0-D15:	A10	----->	B9

預設值 上一步 下一步 取消

STEP 6. 按下下一步按鈕，完成所有設定。

Compact Flash 4.1 匯流排協定

匯流排協定設定

模式選擇: True IDE Mode

取樣邊緣: 上升緣

匯流排協定格式

設定...

通道設定

DMARQ:	A0	DMACK:	A1	CS1:	A2
CS0:	A3	A0:	A4	A1:	A5
A2:	A6	IORD:	A7	IOWR:	A8
IORDY:	A9	D0-D15:	A10	----->	B9

預設值 上一步 下一步 取消



STEP 7. 輸入匯流排名稱及點選是否清除軟體中其他的匯流排和通道，按下**完成**按鈕。

新增匯流排 (協定)

請輸入匯流排名稱

BUS

是否清除軟體中其它匯流排與通道

☐ 是,清除

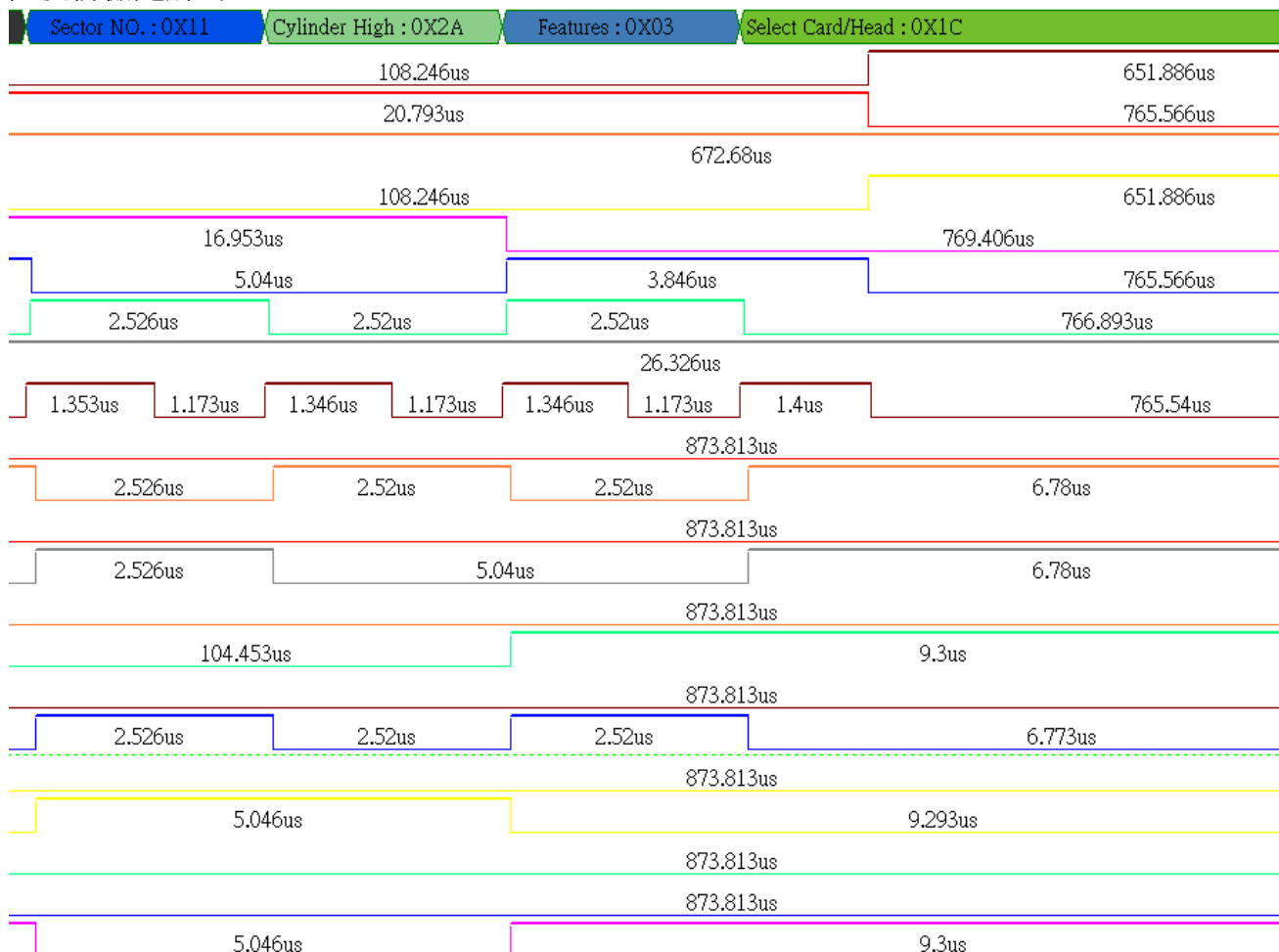
☒ 否,保留

上一步 完成 取消



STEP 8. 匯流排協定分析模組解碼完成圖示，設定條件為任一邊緣觸發，記憶深度為 128K，取樣頻率為 200MHz。(取樣頻率最好是待測訊號的 8 倍以上)

匯流排協定解碼



封包列表

全域視窗

匯流排封包列表

資料統計

記憶體分析列表

封包 #	名稱	起始點	Sector NO	Cylinder High	Features										
1	Bus1(Compact Flash 4.1)	0.01193ms	11	2A	03										
封包 #	名稱	起始點	Select Card/Head	Data(W)											
2	Bus1(Compact Flash 4.1)	0.0195ms	1C	0035	000A	001F	0034	0009	001E	0033	0008	001D	0032	0007	001C
Data(W)															
0031	0006	001B	0030	0005	001A	002F	0004	0019	002E	0003	0018	002D	0002	0017	002C
Data(W)															
002A	003F	0014	0029	003E	0013	0028	003D	0012	0027	003C	0011	0026	003B	0010	0025
Data(W)															
0023	0038	000D	0022	0037	000C	0021	0036	000B	0020	0035	000A	001F	0034	0009	001E
Data(W)															
001C	0031	0006	001B	0030	0005	001A	002F	0004	0019	002E	0003	0018	002D	0002	0017
Data(W)															
0015	002A	003F	0014	0029	003E	0013	0028	003D	0012	0027	003C	0011	0026	003B	0010
Data(W)															
000E	0023	0038	000D	0022	0037	000C	0021	0036	000B	0020	0035	000A	001F	0034	0009